

「オープン EDA を活用した IC 設計・試作環境づくり」

ワークショップ開催のご案内

1. 開催趣旨

本ワークショップは、オープン EDA 環境や現在あるものを活かした“ IC の設計・検証・試作・評価のフロー ”、および“ 試作ラインから量産ラインへのデータの展開の仕組みづくり ”について議論し、産官学が協力し、九州地域の半導体産業に資する人材育成と新規事業の立ち上げにつなげていくことを目的としています。

2. 日時・場所

日時：平成 28 年 5 月 14 日(土) 13:00 ~ 16:10

場所：北九州国際会議場 33 会議室 (JR 小倉駅から徒歩 5 分)

〒802-0001 北九州市小倉北区浅野三丁目 8-1

<http://convention-a.jp/kokusai-kaigi/>



3. プログラム

13:00 ~ 13:30 「Open EDA を活用したアナログ設計環境の紹介」

北九州市立大学国際環境工学部 中武繁寿 教授

13:30 ~ 14:00 「共同研究開発センターの設備紹介と活用事例」

(一財) ファジィシステム研究所 安藤秀幸 主任研究員

14:00 ~ 14:30 「オープンソースな LSI 設計環境とその可能性」

金沢大学理工学域電子情報学類 秋田純一 教授

14:30 ~ 15:00 「ミニマル EDA の紹介」

株式会社ロジックリサーチ土屋忠明 代表取締役社長

(休憩) 10 分

15:10 ~ 16:10 パネルディスカッション：

「OpenEDA と北九州ファブを活用して半導体ビジネスをするためには」

司会：北九州市立大学国際環境工学部 中武繁寿 教授

パネリスト：

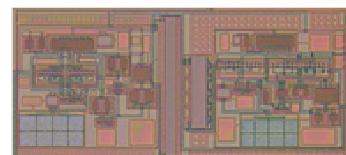
金沢大学理工学域電子情報学類 秋田純一 教授

株式会社ロジックリサーチ土屋忠明 代表取締役社長

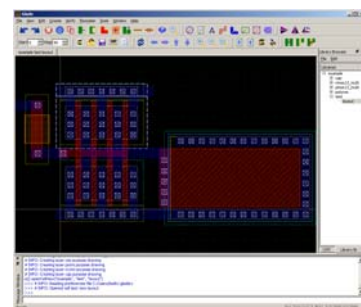
(一財) ファジィシステム研究所 安藤秀幸 主任研究員

A.LSI デザイン株式会社 山田明宏 代表取締役社長

(公財) 福岡県産業・科学技術振興財団 武田敏秀 地域連携コーディネーター



(<http://www.ksrp.or.jp> より)



(<http://www.peardrop.co.uk/> より)

4. お申し込み方法

ご所属、お名前を 5 月 10 日 (火) までに、電子メールにて open-eda@is.env.kitakyu-u.ac.jp までお送りください。定員：30 名程度、参加費：無料。

お問い合わせは、北九州市立大学 中武 (nakatake@kitakyu-u.ac.jp) までお願いします。なお、お送り頂いた個人情報は、本ワークショップに係る事務連絡と参加者確認に必要な場合のみ使用し、その他の目的のために使用することはありません。

本ワークショップは文部科学省地域イノベーション戦略支援プログラム、および文部科学省ナノテクノロジープラットフォーム事業の一環で行っております。